# Design Wagazine Design Blade Branch B

2007 October

# CONTENTS

## 19 特集1

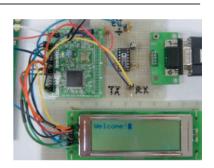
# "FPGAマイコン"を効果的に使う

~低コストFPGAとソフト・マクロのCPUを使ったシステム開発~





- **20** 第1章 FPGA でソフト・マクロの CPU を使う理由 — "FPGA マイコン" の特徴と将来への期待 浅井 剛
- 38 第3章 機能分散型マルチコア LSI を設計してみよう — 本誌 7 月号付属 FPGA 基板に 2 個の Micro Blaze を実装する 松本康明
- 57 | 第5章 FPGA で組み込み OS を活用する
  Nios とμClinux を実装したシステム LSI の実現中根隆康, 福島雅史





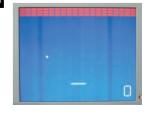
## 65 特集2

## FPGA 基板で始める画像処理回路入門 Part2

~50万ゲート規模,多I/OピンのFPGAでグレードアップ~



- 73 第2章 ADuC7026 インターフェース回路の設計 ——FPGA にマイクロプロセッサを接続して制御能力を高める 江崎雅康
- 第3章 ブロック崩しゲームの製作 ──FPGAで動かすレトロ調ゲーム 江崎雅康,岩田正雄
- **85 第4章 フレーム・メモリを備えた画像処理回路の設計** ──FPGA, 高速SRAM, SH-2, 画像ベースボードを活用した 江崎雅康



# Design Wave CONTENTS

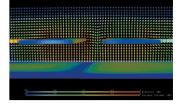
エンジニアの素朴なギモン(第3回) 105 共振のモード





**109** 【 CMOS アナログIC の実用設計(第7回) CMOS アナログIC PWM01 の回路設計(3)





電圧レギュレータの設計 吉田晴彦

載

連

**117** ■ 基礎から学ぶ Verilog HDL & FPGA 設計(第4回) 順序回路の設計 フリップフロップとカウンタ 中野浩嗣, 伊藤靖朗







初歩からのHDLテストベンチ(第3回) 123 I

絶対遅延とソフトウェア風テストベンチの文法 安岡貴志







説

シールド部材の種類と使い分けの勘どころ

-素材や形状、使い方によって効果はさまざま





## Column

伝統からの新生 猪飼國夫

132 フィールド・エンジニア

133 アプリケーション・エンジニアの 1カ月 白河龍之介

#### 情報

16 付属 CD-ROM の使い方

読者プレゼント

134 新製品・新技術・業界情報など

137 読者の広場

138 次号予告·編集後記

編集 山形孝雄/西野直樹/野村英樹/上村剛士/山本ふじ代/清水奈保子

広告 松元道隆/藤原悌子 Art Direction&Design クニメディア(株)

坂本充宏/渡邊保通/青柳亜希子/影山智也/坂本庸伍 佐藤デザインルーム 佐藤 重/神崎真理子/鎌田 聡 AD (株)グラムシ/田中智康/菊地博則 PHOTO @Science Museum/SSPL/AFLO

デバイスの記事 (集積回路,電子部品など)







本文イラスト

表紙デザイン

ビギナーズ向けの記事

## 今月の表紙 Lucien Bullの高速カメラ



Lucien Bull(アイルランド 1876年~1972年)は,写真 技術を駆使し生物運動の解析 を試みたフランスの生理学者 Etienne-Jules Marey( 1830 年~1904年)の研究を支え た.1903年,1s(秒)間に最 大2,000枚の立体写真撮影が 可能なカメラを考案し、昆虫 の羽の振動解析を初めて実現 した.ガラスの筒に閉じこめ られた昆虫が出口を通過する 際に小さなフラップが持ち上

がり電気スイッチがONとなり、昆虫自身が自動的にシャ ッタを動作させるユニークなしくみであった.一連の運動 を連続写真によって記録することから始まった彼らの試み は、科学的解析手法の成果のみならす映像による新しい世 界の発見へと通じるものであり、映画撮影機の原型でもあ った. ロンドン科学博物館所蔵.